

**MODELO DE PLANO DE ENSINO  
FICHA Nº 2 (variável)**

|   |   |               |
|---|---|---------------|
| Disciplina: Laboratório de Engenharia Elétrica III  |   | Código: TE052 |
| Natureza: <input checked="" type="checkbox"/> obrigatória <input type="checkbox"/> optativa   | Semestral <input checked="" type="checkbox"/> Anual <input type="checkbox"/> Modular <input type="checkbox"/> |               |
| Pré-requisito:  | Co-requisito:   |               |
| Modalidade: <input checked="" type="checkbox"/> Presencial <input type="checkbox"/> EaD <input type="checkbox"/> 20% EaD  |   |               |
| C.H. Semestral Total: 30h<br>C.H. Anual Total:<br>C.H. Modular Total:<br><br>PD: 00 LB: 30 CP: 00 ES: 00 OR: 00<br>C.H. Semanal: 2h   |   |               |
| <b>EMENTA (Unidades Didáticas)</b>  |   |               |
| Atividades de laboratório relacionadas ao conhecimento de Engenharia Elétrica adquiridos pelo aluno nas disciplinas: Circuitos Elétricos III e Eletrônica Digital I.  |   |               |
| <b>PROGRAMA (itens de cada unidade didática)</b>  |   |               |
| 1) Portas lógicas CMOS<br>2) Flip-flops CMOS<br>3) Caracterização de MOSFETs<br>4) Circuitos de amostragem e retenção a base de MOSFETs<br>5) Espelhos de corrente MOS<br>6) Comparadores a base de MOSFETs<br>7) Conversor analógico-digital em CMOS |   |               |
| <b>OBJETIVO GERAL</b>   |   |               |
| O aluno deverá ser capaz de analisar e projetar circuitos eletrônicos fundamentais.   |   |               |
| <b>OBJETIVO ESPECÍFICO</b>  |   |               |
| Familiarizar o aluno com ferramentas comerciais de projeto e simulação de circuitos eletrônicos.  |   |               |
| <b>PROCEDIMENTOS DIDÁTICOS</b>  |   |               |
| Breves exposições teóricas utilizando projetor multimídia e quadro.<br>Aulas práticas de projeto e simulação de circuitos eletrônicos analógicos e digitais no laboratório de computadores.   |   |               |

# PLANO DE ENSINO

FICHA Nº 2 (variável)

## FORMAS DE AVALIAÇÃO

A avaliação será composta de 8 relatórios escritos a serem realizados em duplas.  
A média final será a média aritmética simples das notas dos 8 relatórios.

## BIBLIOGRAFIA BÁSICA

"Microeletrônica", A.S. Sedra e K.C. Smith, 5ª ed. Pearson / Prentice Hall, 2007.

"Fundamentos de microeletrônica", B. Razavi, LTC, 2010.

"Dispositivos Eletrônicos e Teoria de Circuitos", R. L. Boylestad e L. Nashelsky, 8ª ed., Pearson, 2004.

**Professor da Disciplina:** Bernardo Leite

**Assinatura:** \_\_\_\_\_

**Chefe de Departamento:** \_\_\_\_\_

**Assinatura:** \_\_\_\_\_

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada