

PLANO DE ENSINO

FICHA Nº 2 (variável)

Disciplina: Laboratório de Engenharia Elétrica III	Código: TE052
Natureza: (X) obrigatória () optativa	Semestral (X) Anual () Modular ()
Pré-requisito:	Co-requisito:
Modalidade: (X) Presencial () EaD () 20% EaD	
<p>C.H. Semestral Total: 30h C.H. Anual Total: C.H. Modular Total:</p> <p>PD: 00 LB: 30 CP: 00 ES: 00 OR: 00 C.H. Semanal: 2h</p>	

EMENTA (Unidades Didáticas)

Atividades de laboratório relacionadas ao conhecimento de Engenharia Elétrica adquiridos pelo aluno nas disciplinas: Circuitos Elétricos III e Eletrônica Digital I.

PROGRAMA (itens de cada unidade didática)

Data	Aula	Conteúdo
5/8	Aula 1	Introdução. Revisão de eletrônica básica. Portas lógicas CMOS. Aula prática introdutória.
26/8	Aula 2	Aula prática introdutória.
2/9	Aula 3	Caracterização de transistores.
16/9	Aula 4	Círculo de amostragem e retenção.
23/9	Aula 5	Círculo de amostragem e retenção.
30/9	Aula 6	Espelhos de corrente.
7/10	Aula 7	Espelhos de corrente.
14/10	Aula 8	Referências de tensão e amplificadores diferenciais.
21/10	Aula 9	Comparadores e referências de corrente.
4/11	Aula 10	Comparadores e referências de corrente.
11/11	Aula 11	Comparadores e referências de corrente.
18/11	Aula 12	Circuitos digitais.
25/11	Aula 13	Circuitos digitais.
2/12	Aula 14	Conversor analógico-digital.
9/12	Aula 15	Conversor analógico-digital.

OBJETIVO GERAL

O aluno deverá ser capaz de analisar e projetar circuitos eletrônicos fundamentais.

OBJETIVO ESPECÍFICO

Familiarizar o aluno com ferramentas de projeto e simulação de circuitos eletrônicos.

PROCEDIMENTOS DIDÁTICOS

Breves exposições teóricas utilizando projetor multimídia e quadro.
Aulas práticas de projeto e simulação de circuitos eletrônicos analógicos e digitais no laboratório de computadores.

PLANO DE ENSINO

FICHA Nº 2 (variável)

FORMAS DE AVALIAÇÃO

O projeto deverá ser realizado em equipes independentes de até 2 pessoas. A avaliação será feita por meio de 7 relatórios referentes às etapas do projeto e pelo teste do circuito final. A média final será a média aritmética das 8 notas obtidas.

Caso, o professor observe relatórios ou porções de relatórios de diferentes equipes com graus de semelhança muito altos, ou alguma outra tentativa de fraude, será atribuída nota zero ao aluno na disciplina.

BIBLIOGRAFIA BÁSICA

“Microeletrônica”, A.S. Sedra e K.C. Smith, 5^a ed. Pearson / Prentice Hall, 2007.

“Fundamentos de microeletrônica”, B. Razavi, LTC, 2010.

“Dispositivos Eletrônicos e Teoria de Circuitos”, R. L. Boylestad e L. Nashelsky, 8^a ed., Pearson, 2004.

Professor da Disciplina: Bernardo Leite

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada