

MODELO DE PLANO DE ENSINO
FICHA Nº 2 (variável)

Disciplina: Laboratório de Eletrônica III		Código: TE217
Natureza: (X) obrigatória () optativa	Semestral (X) Anual () Modular ()	
Pré-requisito: não possui	Co-requisito: não possui	
Modalidade: (X) Presencial () EaD () 20% EaD		
C.H. Semestral Total: 30 C.H. Anual Total: C.H. Modular Total: 30 PD: 00 LB: 30 CP: 00 ES: 00 OR: 00 C.H. Semanal: 2		
EMENTA (Unidades Didáticas)		
Experiências e demonstrações em laboratório de eletrônica, referentes ao conteúdo programático da disciplina de Eletrônica Aplicada I.		
PROGRAMA (itens de cada unidade didática)		
Práticas: 1) Amplificadores em cascata – análise da resposta em frequência 2) Amplificador de Instrumentação – características, funcionamento e aplicações 3) Filtros ativos de primeira e segunda ordem 4) Retificador de precisão 5) Detector de pico e de envoltória 6) Circuitos comparadores Projeto: Desenvolvimento do projeto de um sistema de geração de sinais		
OBJETIVO GERAL		
O aluno deverá ser capaz de analisar e desenvolver projetos de amplificadores, aplicações de amplificadores operacionais, circuitos lineares e não lineares e desenvolver aplicações utilizando sistemas eletrônicos analógicos na forma de um projeto.		
OBJETIVO ESPECÍFICO		
Analisar e projetar circuitos usando amplificadores operacionais e circuitos de aquisição e processamento de sinais.		
PROCEDIMENTOS DIDÁTICOS		
A disciplina será desenvolvida mediante a apresentação de circuitos utilizando amplificadores operacionais e outros componentes eletroeletrônicos no desenvolvimento de circuitos de instrumentação eletrônica. Serão utilizados os seguintes recursos: instrumentos de medidas de laboratório de eletrônica (osciloscópio, gerador de funções, fonte de alimentação, multímetro, protoboard), bem como insumos de laboratório (componentes eletroeletrônicos) e ferramentas.		

PLANO DE ENSINO

FICHA Nº 2 (variável)

FORMAS DE AVALIAÇÃO

- 1) Participação nas aulas de laboratório (60% da nota final)
 1. Presença na aula
 2. Desenvolvimento da atividade proposta
 3. Resultados obtidos
- 2) Projeto Aplicativo (40% da nota final)
 1. Elaboração da especificação do projeto
 2. Desenvolvimento do projeto (no laboratório)
 3. Relatório final
 4. Apresentação e defesa do projeto

Datas Importantes:

16 de maio: Entrega da especificação e Início do desenvolvimento do projeto em laboratório

13 de junho: Apresentação e defesa dos projetos

20 de junho: Entrega do relatório final

Informações Complementares:

- O projeto aplicativo deverá ser desenvolvido em grupos de no máximo 3 alunos;
- A especificação deverá ser feita de acordo com o modelo sugerido (máximo de 1 página);
- O relatório final deverá ter no mínimo 10 páginas e no máximo 15 páginas;
- O tempo de apresentação e defesa do projeto será definido em função do número de grupos;
- A apresentação e defesa do projeto deverá ser feita com o sistema desenvolvido funcionando dentro das especificações solicitadas, explicando os detalhes de funcionamento de cada parte componente do mesmo, bem como o funcionamento integral deste;

BIBLIOGRAFIA BÁSICA (3 títulos)

PERTENCE JÚNIOR, A. et al. Amplificadores operacionais e filtros ativos: eletrônica analógica. 8. ed. Porto Alegre: Bookman, 2015. 328p. (Série Tekne).

BOYLESTAD, Robert L.; NASHELSKY Louis. Dispositivos eletrônicos e teoria de circuitos. Editora Pearson Education do Brasil. 8ª Ed. 2004.

BIBLIOGRAFIA COMPLEMENTAR (2 títulos)

MILLMAN, Jacob; HALKIAS, Christos C. Eletrônica. Dispositivos e Circuitos. Editora McGraw-Hill. 2ª Ed. 1981.

SEDRA, Adel S.; SMITH, Kenneth C. Microeletrônica. Editora Prentice Hall. 5ª Ed. 2007.

Professor da Disciplina: *José Carlos da Cunha*

Assinatura: _____

Chefe de Departamento: *André Augusto Mariano*

Assinatura: _____

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada