

Ministério da Educação UNIVERSIDADE FEDERAL DO PARANÁ Setor de Tecnologia Departamento de Engenharia Elétrica

# Ficha 2 (variável)

Disciplina: MICROPROCESSADORES E MICROCONTROLADORES					Código: TE328		
Natureza: ( X ) Obrigatória ( ) Optativa	a	(X) Semestral	( ) Anual	( ) Modul	ar		
Pré-requisito: Co		o-requisito:	Modalidade: ( ) Presencial (X ) Totalmo		(X) Totalmer	nte EaD ( ) % EaD*	
							Estágio de
CH Total: 60 CH semanal: 04	Padrão (PD): 3	Laboratório (LB):	Campo (CP): 0	Estágio (ES): 0	Orientada (OR): 0	Prática Específica (PE): 0	Formação Pedagógica (EFP):
		EME	NTA (Unid	ade Didát	ica)		
pilhas e ender transferência d linguagem As	dor, memó eçamento; le dados, o sembly; P	processadores pria, entrada e sa ; Interfaces para perações lógicas projeto de Siste r DMA; Aplicaçõe	ída; Arquitetura lelas e seriais s e aritméticas, mas micropro	c; Conversor desvios e s ocessados;	res A/D e D// ub-rotinas; Int Contador pro	registradores A; Memórias; errupções; pro	Instruções de ogramação em
microproce microcoro microcoro microcoro Microproce processa memória barramer Processa Coro Ura Ree Ree Ree	ore micropro ocessadores o mputadores: ssador memo dor; Memór is de dados; into de dados mento: ontador de Pridade Lógic gistrador de egistrador de	ória, entrada e saío rias: memórias não memórias de prog s; barramento de ir drograma (PC); ca e Aritmética; e Estado; e Endereço; e Instruções; Pilha;	ocontroladores: res; Estrutura de da; Organização o voláteis; memo rama; Barramer nstruções; Unida	Histórico dos e básica de um órias voláteis ttos:	n ;	a)	
Re Ur	egistradores egistradores nidade de Co stema de Clo	de Propósito Gera ontrole;	1;				
	quitetura Vo	on-Neuman e ArquisC e Arquitetura		l;			
Ins Ins	struções Lóg truções de D	Transferência de I gicas e Aritméticas					
Interrupções		da:					

Diferenças entre Microprocessador, Microcontrolador e DSP;

2. Programação Assembly:

Introdução a programação de microcontroladores em linguagem assembly.

3. Programação C:

Introdução a programação de microcontroladores em linguagem C.

#### **OBJETIVO GERAL**

Identificar os componentes da arquitetura de um microprocessador ou microcontrolador; Desenvolver projetos de Sistemas Embarcados.

### **OBJETIVOS ESPECÍFICOS**

Identificar os componentes da arquitetura utilizando o conjunto de instruções de um microcontrolador; Identificar qual o microcontrolador mais indicado para uma aplicação; Depurar programas desenvolvidos para microprocessadores e microcontroladores.

## PROCEDIMENTOS DIDÁTICOS

A disciplina será desenvolvida mediante aulas expositivas e atividades de laboratório, conforme o conteúdo curricular previsto pelo programa de ensino.

Para o acompanhamento das atividades de laboratório o aluno deverá dispor de componentes elétrico-eletrônicos pernitentes ao desenvolvimento das competências previstas no conteúdo curricular, como: microcontrolador, display LCD, teclado, controle emissor de IR, sensores (ex: temperatura), LEDs, resistores, protoboard, motor de passo, relé, entre outros.

A necessidade dos componentes será apresentada de forma prévia à atividade de laboratório.

Os experimentos de laboratório contemplarão a simulação computacional e a implementação em hardware do experimento.

## FORMAS DE AVALIAÇÃO

- Estão previstos 3 provas (P), cada um deles recebendo uma nota de 0 (zero) a 100 (cem).
- Estão previstos 5 experimentos laboratoriais (EXP).

A nota final da disciplina será calculada como segue:

## **BIBLIOGRAFIA BÁSICA (mínimo 03 títulos)**

- Tanenbaun, Andrew S.; Austin, Todd. Organização Estruturada de Computadores, Pearson Prentice Hall, 2013
- Tocci, Ronald J; Wiedmer, Neal S; Moss, Gregory L. Sistemas Digitais Princípios e Aplicações, Pearson
- Pereira, Fábio, Microcontroladores MSP430: Teoria e Prática, São Paulo: rica, 2005

### **BIBLIOGRAFIA COMPLEMENTAR (mínimo 05 títulos)**

- Stallings, Willian., Arquitetura e Organização de Computadores, Pearson Prentice Hall, 2010
- Furber, Steve., ARM system-on-chip architecture, England: Addison-Wesley, 2000
- Pedroni, Volnei A., Eletrônica Digital Moderna e VHDL, Editora Campus 2010
- Davies, John H., MSP430 Microcontrolers Basics, Editora Elsevier, 2008
- Stokes, Jon, Inside the machine: an Ilustrated introduction to microprocessors and computer architecture, No Starch Press, 2007

Professor da Disciplina: Edson José Pacheco
Assinatura:
Chefe de Departamento ou Unidade equivalente:
Assinatura:

<sup>\*</sup>OBS: ao assinalar a opção % EAD, indicar a carga horária que será à distância.